(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005 年6 月23 日 (23.06.2005)

PCT

(10) 国際公開番号 WO 2005/057478 A1

(51) 国際特許分類⁷: G06K 19/00, G02B 6/122, 6/13

(21) 国際出願番号: PCT/JP2003/015496

(22) 国際出願日: 2003年12月3日(03.12.2003)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

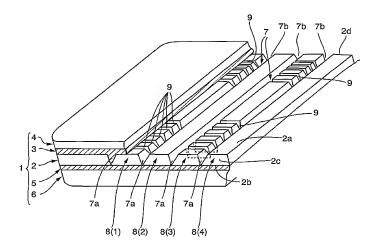
(71) 出願人(米国を除く全ての指定国について): 株式会社 ハタ研削(HATAKENSAKU CO., LTD.) [JP/JP]; 〒399-8303 長野県 南安曇郡 穂高町 大字穂高 8 1 8 3 - 2 Nagano (JP). 株式会社ヱムパイヤエアポートサービス (EMPIRE AIRPORT SERVICE CO., LTD.) [JP/JP]; 〒 108-0014 東京都港区 芝5丁目3 4番6号 Tokyo (JP).

- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 畠山 泰彦 (HATAKEYAMA,Yasuhiko) [JP/JP]; 〒399-8303 長野県 南安曇郡 穂高町 大字穂高 8 1 8 3 2 株式会社ハタ研削内 Nagano (JP). 堀内 幹夫 (HORIUCHI, Mikio) [JP/JP]; 〒108-0014 東京都 港区 芝 5 丁目 3 4 番 6 号 株式会社ヱムパイヤエアポートサービス内 Tokyo (JP).
- (74) 代理人: 横沢 志郎 (YOKOZAWA, Shiro); 〒390-0852 長野県 松本市 島立 1 1 3 2 番地 1 8 Nagano (JP).
- (81) 指定国(国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM,

/続葉有/

(54) Title: OPTICAL SHEET BODY AND ITS PRODUCING METHOD, OPTICAL CARD AND COMPOSITE MEMORY CARD

(54)発明の名称: 光シート体およびその製造方法、並びに光カードおよび複合メモリカード



(57) Abstract: An optical card (1) comprising a surface protection sheet (4) laid on the surface (2a) of a core sheet (2) through a surface side adhesive layer (3) functioning as a surface-side clad layer, and a back surface protection sheet (6) laid on the back surface (2b) through a back surface side adhesive layer (5) functioning as a back surface-side clad layer, wherein a large number of V-grooves (7) are made, at a constant interval, in the surface (2a) of the core sheet (2) and the opposite ends (7a, 7b) of each V-groove are exposed to the end faces (2c, 2d) of the sheet. Sectional parts (8(2), 8(4), ...) of the core sheet (2) formed between respective grooves (7) function as optical waveguides and remaining sectional parts (8(1), 8(3), ...), each provided with a V-groove (light shielding groove) (9) extending across adjacent V-grooves (7), function as non-optical waveguides. An inexpensive and highly durable optical card (1) having optical waveguides and non-optical waveguides formed with high accuracy can thereby be provided without using an optical fiber.

¹(57)要約: 光カード(1)は、コアシート(2)の表面(2a)に表面側クラッド層として機能する表面側接着 ¹ 剤層(3)を介して表面保護シート(4)が積層され、裏面(2b)に裏面側クラッド層として機能する裏面側接 ¹ 着剤層(5)を介して裏面保護シート(6)が積層され、コアシート表面(2a)には、一定の間隔で多数本のV 1 溝(7)が形成され、各

2005/05/478 A1 III

WO 2005/057478 A1

HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG,

(84) 指定国 (広域): ARIPO 特許 (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI,

US, UZ, VC, VN, YU, ZA, ZM, ZW.

FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

一 国際調査報告書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。 WO 2005/057478 PCT/JP2003/015496

1

明細書

光シート体およびその製造方法、並びに光カードおよび複合メモリカード

5 技術分野

本発明は、光導波路および非光導波路により情報を担持可能な光シート体およびその製造方法に関するものである。また、本発明はかかるシート体を用いた光カードおよび複合メモリカードに関するものである。

10 背景技術

15

20

磁気カードは、各種のクレジットカード、会員カード、あるいはテレホンカード、パチンコカード等のプリペイドカードとして各方面で利用されている。しかし、近年においては、磁気ストライプに担持されている情報が不正に読み取られて、変造、改竄された偽造磁気カードの不正使用が多発し、磁気カードの信頼性が疑問視されている。

磁気カードの信頼性を高めるために、本願人の一方は、磁気カードに多数本の光ファイバを埋め込み、これらの幾つかを切断あるいは押し潰しておくことにより、光の透過および遮断の組み合わせからなる光学式記憶領域を磁気カードに形成した構成のメモリカードを提案している(特許文献1、2)。このメモリカードは、断面形状が円形または角型の複数本の光ファイバを平面上に整列させて接着剤で一体化することによりコア材を形成し、このコア材の両面にプラスチック製の保護シートを接着した構造となっている。

光ファイバは一旦切断あるいは押し潰されると、その部分を修復して元の光透過特、性を得ることが実質的に不可能である。したがって、磁気カードに、かかる光学式記 16領域が形成された構成のメモリカードは、変造、改竄が困難であり、磁気記憶領域 および光学式記憶領域に記憶保持されている情報を二重にチェックすることにより 偽造カードであるか否かを簡単に判別できる。よって、かかるメモリカードは極めて

信頼性が高い。

[特許文献1] 特許第2682542号公報

[特許文献2] 特許第2737841号公報

5 発明の開示

15

(発明が解決しようとする課題)

しかしながら、かかるメモリカードは、光ファイバを用いて光の透過および遮断の 組み合わせからなる光学式記憶領域が形成されているので次のような問題点がある。

まず、30~200本程度の多数本の光ファイバを、一枚のカード内においてその 10 平面方向に等ピッチで精度良く整列させた状態で接着固定することは、困難な作業で ある。よって、メモリカードの生産効率が悪い。

また、光ファイバ同士の接合強度は接着剤強度に依存するので、光ファイバの接合 強度が実用上不十分になる可能性が高い。特に、メモリカードが曲げ変形するような 力が作用した場合に、光ファイバが平面方向に接着固定された構造のコア材が壊れ易 い。

さらに、光ファイバは一般に高価であり、これを多数本用いて光学式記憶領域が形成されているメモリカードも高価になり、実用的でない。

本発明の課題は、このような点に鑑みて、光ファイバを用いることなく光学式記憶 領域が形成された光シート体およびその製造方法を提案することにある。

20 また、本発明の課題は、かかる新しい光シート体を用いた光カードおよび複合メモリカードを提案することにある。

(課題を解決するための手段)

本発明の光シート体は、

所定厚さの透明なコアシートと、

25 前記コアシートに形成された複数本の溝と、

前記コアシートの表面に形成した表面側クラッド層と、

前記コアシートの裏面に形成した裏面側クラッド層とを有し、

前記溝は実質的に前記コアシートの厚さに対応する深さの溝であり、

当該溝の両端は前記コアシートの端面から露出しており、

隣接する前記溝の間に形成された前記コアシートの区画部分がそれぞれ光導波路 となっていることを特徴としている。

5 本発明の光シート体では、透明なプラスチック製などのコアシートに複数本の溝を 形成することにより、これらの溝の間にそれぞれ区画部分が形成され、各区画部分の 表面および裏面がクラッド層で覆われている。したがって、各区画部分は、その一端 から入射した光を他端に導く光導波路として機能する。よって、光ファイバを用いる ことなく光学式記憶領域を形成できる。

10 本発明において、光を通さない非光導波路を形成するためには、前記区画部分に、 実質的に前記コアシートの厚さに対応する深さの遮光溝を、隣接する前記溝の間に架 け渡すように形成すればよい。当該区画部分の一方の端面から入射した光は、遮光溝 によって遮断され、他方の端面に導かれることがない。よって、光導波路および非光 導波路の組み合わせからなる、情報を担持可能な光学式記憶領域を形成できる。

15 ここで、前記溝および前記遮光溝としてはそれぞれV溝を採用することができる。 また、一般には、前記溝を所定間隔で平行に形成して、各溝によって区画された一 定幅の直線状の光導波路および非光導波路を形成すればよい。

さらに、前記コアシートの輪郭形状は一般には矩形形状とすればよい。勿論、円形、 多角形などの輪郭形状とすることも可能である。

20 次に、光導波路および非光導波路が形成されたコアシートを保護するために、前記 表面側クラッド層を覆う表面保護シートと、前記裏面側クラッド層を覆う裏面保護シ ートとを有していることが望ましい。

この場合、前記表面側クラッド層を、前記コアシートと前記表面保護シートを接着接合している表面側接着剤層として形成し、前記裏面側クラッド層を、前記コアシートと前記裏面保護シートを接着接合している裏面側接着剤層として形成すれば、クラッド層および接着剤層を別個に形成する必要がない。したがって、製造が容易になる。また、前記表面保護シートおよび前記裏面保護シートのうちの少なくとも一方を半

15

20

25

透明シートとし、前記表面側接着剤層および前記裏面側接着剤層を、紫外線硬化型接着剤とすることが望ましい。半透明シートは、その厚さ方向には紫外線を充分に通すが、その平面方向には距離が長いので光を実質的に通さない。よって、半透明シートはクラッド層として機能すると共に、半透明シートの外側から紫外線を照射することにより、コアシートと保護シートの接着接合を簡単かつ短時間で行うことができる。次に、コアシートとしては接着性に優れたPETシートを用いることが望ましい。一方、本発明は、上記構成の光シート体の製造方法であって、

前記裏面保護シートの表面に前記紫外線硬化型接着剤を塗布し、

前記紫外線硬化型接着剤を挟み、前記裏面保護シートの表面に、前記溝および前記 10 遮光溝の無い前記コアシートを積層し、

前記コアシートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記裏面側接着剤層を形成すると共に、当該裏面側接着剤層により前記裏面保護シートを前記コアシートの裏面側に積層接着し、

前記コアシートの表面側から当該コアシートに前記溝および前記遮光溝を形成し、 前記コアシートの表面に前記紫外線硬化型接着剤を塗布し、

前記紫外線硬化型接着剤を挟み前記コアシートの表面に前記表面保護シートを積 層し、

前記表面保護シートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記表面側接着剤層を形成すると共に、当該表面側接着剤層により前記表面保護シートを前記コアシートの表面側に積層接着することを特徴としている。

本発明の方法では、紫外線の照射を一方の側から行うのみでよく、また、溝および遮光溝も同一の側から形成することができる。よって、製造が容易である。

ここで、満および遮光溝を効率良くコアシートに形成するためには、ロータリダイを用いれば良い。また、レーザーカットにより溝および遮光溝を形成することもできる。

次に、本発明の光カードは、

上記構成の矩形形状の光シート体を有し、

前記光導波路および前記非光導波路の両端面が、前記光シート体における長辺側の両端面、あるいは短辺側の両端面に位置していることを特徴としている。

また、本発明の複合カードは、かかる構成の光カードと、磁気記憶部とを有していることを特徴としている。

5 磁気カードの代わりに、あるいはこれと共にICメモリチップを備えた構成とすることもできる。

図面の簡単な説明

図1(a)および(b)は、本発明を適用した光カードを示す斜視図および内部構 10 造を示す説明図である。

図2は、図1のコアシートの平面図である。

図3(a)、(b) および(c) は、図1に示す光カードの製造工程を示す説明図である。

図4は、光カードにV溝を形成するために用いるロータリダイを示す説明図である。 図5は本発明による複合メモリカードの二例を示す説明図である。

発明を実施するための最良の形態

以下に、図面を参照して、本発明の各実施の形態を説明する。

(光カード)

20 図1(a)および(b)は、本発明を適用した光カードを示す斜視図および内部構造を示す説明図であり、図2は光カードのコアシートを示す平面図である。

光カード1は、長方形の薄い多層構造の光シート体から形成されており、コアシート2と、コアシート2の表面2 a に表面側クラッド層として機能する表面側接着剤層3を介して積層接着された表面保護シート4と、コアシート2の裏面2bに裏面側クラッド層として機能する裏面側接着剤層5を介して積層接着された裏面保護シート6とを備えている。コアシート2の表面2aには、一定の間隔でシート短辺方向に延びる多数本のV溝7が形成されている。各V溝7の両端7a、7bはそれぞれコアシ

ート2の長辺側のシート端面2 c、2 dに露出している。

各溝7の間に形成されたコアシート2の区画部分8(1)、8(2)、8(3)・・・・ 8 (n) (n:正の整数) のうち、例えば、区画部分8 (1)、8 (3)・・・には、 隣接するV溝7の間に架け渡されるように、これらのV溝7に直交する方向にV溝 (遮光溝) 9が形成されている。V溝9が形成されていない区画部分8 (2)、8 (4)・・・は光導波路として機能し、一方のシート端面2cから入射した光を他方 のシート端面2dに導く。これに対して、V溝9が形成されている区画部分8(1)、 8(3)・・・は非光導波路として機能し、一方のシート端面2cから入射した光は、 V溝9によって通過が遮られ、他方のシート端面2dまで導かれることがない。よっ て、光導波路および非光導波路を所定の配列パターンに従って形成しておき、検出光 10 をシート端面2cから各区画部分8(1)~8(n)に入射し、他方のシート端面2 dの側に設置した光検出器によって各区画部分8(1)~8(n)からの射出光の有 無を検出すれば、光カード1に形成されている配列パターンを読み取ることができる。 本例では、コアシート2として厚さが50μの透明なPETシート、表面保護シー ト4として厚さ125μの半透明なPETシート、裏面保護シート6として厚さ75 15 uの白色PETシートを用いている。また、表面側接着剤層3および裏面側接着剤層 5として、紫外線硬化型レジンを用いている。さらに、V溝7は1mmピッチで形成 されており、両側の傾斜面のなす角度が約60度であり、その深さは実質的にコアシ ート2の厚さと同一である。V溝7は後述のようにコアシート2の表面2aからロー 20 タリダイなどの刃先を押し付けることにより形成され、コアシート2の裏面2bの側 の部分が繋がった状態で形成されている。

V溝7に直交しているV溝9も同一寸法であり、非光導波路として機能する各区画部分8(1)、8(3)・・・において、シート端面2cの側に2mmピッチで5本形成され、他方のシート端面2dの側に同じく2mmピッチで5本形成されている。このように各区画部分8(1)、8(3)・・・における両端側に複数本のV溝9を形成しておくと、入射光を完全に遮断可能な非光導波路を形成できる。すなわち、シート端面2cから入射した光は最初の5本のV溝9で拡散して殆ど減衰し、次の5本

25

のV溝9によって完全に遮断される。

このように、本例の光カード1では、高価な光ファイバを用いることなく、光導波路および非光導波路を形成できるので、廉価に製造できる。また、透明なコアシート2に表面側からV溝7およびV溝9を形成し、当該コアシート2の表面にV溝7、9を充填する状態でクラッド層として機能する表面側接着剤層3を形成し、裏面側にもクラッド層として機能する裏面側接着剤層5を形成することにより、光導波路および非光導波路を形成してある。したがって、光ファイバを平面方向に等ピッチで接着固定した構成のメモリカードに比べて、簡単かつ精度良く光導波路および非光導波路を形成でき、また、強度および耐久性が高い。

10 (光カードの製造方法)

図3 (a)、(b) および(c) は、光カード1の製造工程を示す説明図である。まず、図3 (a) に示すように、裏面保護シート6を用意し、この表面6 a に紫外線硬化型レジン5 a を一定厚さに塗布し、しかる後に、コアシート2となるコアシート素材20を積層する。この状態で、コアシート素材20の表面側から紫外線を照射して紫外線硬化型レジン5 a を硬化させる。この結果、裏面側接着剤層5が形成され、当該裏面側接着剤層5を介してコアシート素材20の裏面側に裏面保護シート6が積層接着された状態になる。

次に、図3(b)に示すように、コアシート素材20の表面20aにV溝7および9を彫り込むことにより、光導波路および非光導波路として機能する区画部分8(1) \sim 8(n)を備えたコアシート2が得られる。

この後は、図3(c)に示すように、コアシート2の表面2aに紫外線硬化型レジン3aを塗布する。紫外線硬化型レジン3aはコアシート2の表面2aに形成されているV溝7、9に充填された状態で、当該コアシート2の表面2aに塗布される。次に、その上に半透明な表面保護シート4を積層する。しかる後に、表面保護シート4の表面側から紫外線を照射する。紫外線が表面保護シート4を透過して紫外線硬化型レジン3aに照射するので、当該紫外線硬化型レジン3aが硬化して、表面側接着剤層3が形成され、この表面側接着剤層3aを介して、コアシート2の表面側に表面保

護シート3が積層接着された状態になる。このようにして、光カード1が完成する。ここで、図4はV溝7、9を形成するために用いるのに適したロータリダイの例を示す説明図である。ロータリダイ11には、刃先角度60度、長さ80mm、ピッチ1mmで平行に延びる32本の整列刃12がエッチングより形成されている。これらの整列刃12によりV溝7が形成される。また、整列刃12の間に直交方向に架け渡された状態で、ピッチ2mmで同一寸法の5本の直交刃13が同じくエッチングより形成されている。これらの直交刃13によりV溝9が形成される。この構成のロータリダイ11を用いて、コアシート素材20の表面20aから、整列刃11および直交刃12を、当該コアシート素材20の厚さ分だけ押し込むことにより、溝7、9が形成される。

このように、本例の光カード1では、表面保護シートとして半透明なシートを用いると共に、表面側接着剤層3および裏面側接着剤層5を紫外線硬化型レジンを用いて形成している。したがって、製造工程においては、一方の側から紫外線を照射するだけでよい。また、V溝7、9も同一の側からダイを押し付けることにより形成できる。

15 よって、製造が容易である。また、ロータリダイを用いることにより、V溝7、9を 精度良く、しかも効率良く形成することができる。

(複合メモリカード)

10

図5には本例の光カード1を用いた複合メモリカードの構成例を示してある。図5 (a)に示す複合メモリカード30は、光カード1と、その表面1aに、長辺方向に 20 一定幅で印刷された磁気ストライプ31とを備えた構成となっている。この複合メモリカード30は例えばIDカード、プリペイドカードなどとして用いることができる。 図5(b)に示す複合メモリカード40は、光カード1のコアシートと表面保護シートの間にCPU付きICチップ41が埋設された構造のものである。この複合メモリカード40は、記憶情報の多い電子マネーカード、保険証、運転免許証などとして 25 用いることができる。

(その他の実施の形態)

なお、上記の例は本発明の一例を示すものであり、本発明の光シート体および製造

方法、並びに、光カードおよび複合メモリカードの構成は、上記の例の形状、構造、素材に限定されるものではない。例えば、光シート体としては長方形輪郭ではなく、円形あるいは多角形輪郭であってもよい。また、V溝の代わりに、U溝などの異なる断面形状の溝を用いることもできる。さらに、表面側接着剤層および裏面側接着剤層として、紫外線硬化型接着剤以外の接着剤を用いることも可能である。さらにまた、コアシート、表面保護シートおよび裏面保護シートの素材としてPET以外の樹脂を用いることも可能である。一方、ロータリダイを用いる代わりに、レーザーカットにより溝を形成しても良い。

10 産業上の利用の可能性

以上説明したように、本発明の光シート体は、PETシートなどからなるコアシートを切断することなく、当該コアシートに複数本の溝を形成することにより光導波路を形成し、同様にコアシートを切断することなく当該コアシートに遮光溝を形成することにより非光導波路を形成している。したがって、高価な光ファイバを平面方向に整列して接着固定することにより光導波路および非光導波路が形成された従来のメモリカードに比べて、簡単かつ廉価に製造できる。また、光ファイバを平面方向に整列する場合に比べて、ロータリダイなどを用いて精度良く溝をコアシートに形成することが容易であるので、精度良く光導波路および非光導波路が形成された光シート体を得ることができる。さらには、曲げ強度が高く耐久性も高いという利点がある。

20 また、本発明の光シート体の製造方法では、一方の側から紫外線を照射してコアシートの両面に保護シートを積層接着でき、また、同一の側から溝および遮光溝を形成できる。したがって、製造が容易となり、生産効率を高めることができる。

さらに、本発明の光メモリおよび複合光メモリは、光ファイバを用いることなく光 導波路および非光導波路が形成された光シート体を用いているので、簡単かつ廉価に 25 製造でき、また、曲げ強度が高く耐久性にも優れている。 WO 2005/057478

請求の範囲

1. 所定厚さの透明なコアシートと、

前記コアシートに形成された複数本の溝と、

5 前記コアシートの表面に形成した表面側クラッド層と、

前記コアシートの裏面に形成した裏面側クラッド層とを有し、

前記溝は実質的に前記コアシートの厚さに対応する深さの溝であり、

当該溝の両端は前記コアシートの端面から露出しており、

隣接する前記溝の間に形成された前記コアシートの区画部分がそれぞれ光導波路

10 となっている光シート体。

2. 請求項1において、

少なくとも一つの前記区画部分に形成された少なくとも一本の遮光溝を有し、前記遮光溝は、実質的に前記コアシートの厚さに対応する深さの溝であり、

15 当該遮光溝は、隣接する前記溝の間に架け渡されており、

当該遮光溝が形成された前記区画部分が非光導波路となっている光シート体。

3. 請求項2において、

前記溝および前記遮光溝はそれぞれV溝である光シート体。

20

4. 請求項3において、

前記溝が所定間隔で平行に形成されている光シート体。

- 5. 請求項4において、
- 25 前記コアシートは矩形形状のものである光シート体。
 - 6. 請求項5において、

前記表面側クラッド層を覆う表面保護シートと、前記裏面側クラッド層を覆う裏面保護シートとを有している光シート体。

- 7. 請求項6において、
- 5 前記表面側クラッド層は、前記コアシートと前記表面保護シートを接着接合している表面側接着剤層であり、

前記裏面側クラッド層は、前記コアシートと前記裏面保護シートを接着接合している 裏面側接着剤層である光シート体。

10 8. 請求項7において、

前記表面保護シートおよび前記裏面保護シートのうちの少なくとも一方は半透明 シートであり、

前記表面側接着剤層および前記裏面側接着剤層は、紫外線硬化型接着剤である光シート体。

15

9. 請求項8において、

前記コアシートはPETシートである光シート体。

- 10. 請求項9に記載の光シート体の製造方法であって、
- 20 前記裏面保護シートの表面に前記紫外線硬化型接着剤を塗布し、

前記紫外線硬化型接着剤を挟み、前記裏面保護シートの表面に、前記溝および前記 遮光溝の無い前記コアシートを積層し、

前記コアシートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬化させて、前記裏面側接着剤層を形成すると共に、当該裏面側接着剤層により前記裏面保 25 護シートを前記コアシートの裏面側に積層接着し、

前記コアシートの表面側から当該コアシートに前記V溝および前記遮光溝を形成し、

前記コアシートの表面に前記紫外線硬化型接着剤を塗布し、

前記紫外線硬化型接着剤を挟み前記コアシートの表面に前記表面保護シートを積 層し、

前記表面保護シートの表面側から紫外線を照射して前記紫外線硬化型接着剤を硬 5 化させて、前記表面側接着剤層を形成すると共に、当該表面側接着剤層により前記表 面保護シートを前記コアシートの表面側に積層接着する光シート体の製造方法。

11. 請求項10において、

ロータリダイを用いて、あるいは、レーザーカットにより、前記コアシートに前記 10 V溝および前記遮光溝を形成する光シート体の製造方法。

12. 矩形形状の光シート体を有し、

前記光シート体は請求項2ないし8のうちのいずれかの項に記載の光シート体であり、

- 15 前記光導波路および前記非光導波路の両端面が、前記光シート体における長辺側の 両端面、あるいは短辺側の両端面に位置している光カード。
 - 13. 請求項12に記載の光カードと、

磁気記憶部と

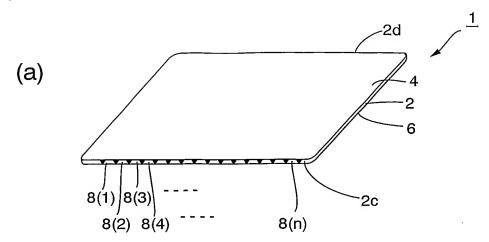
- 20 を有している複合メモリカード。
 - 14. 請求項12に記載の光カードと、

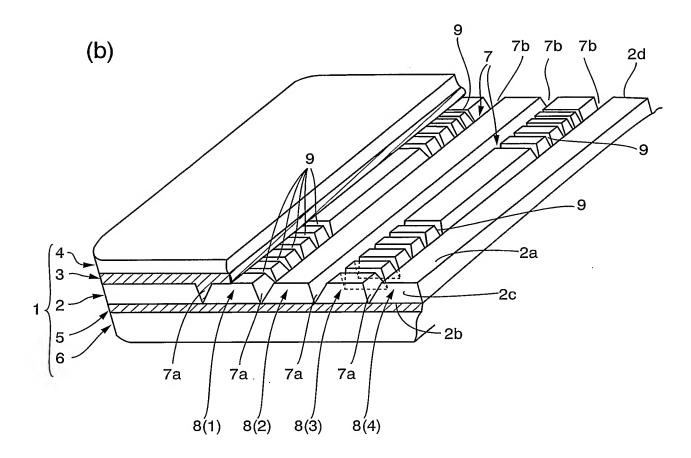
ICメモリチップと

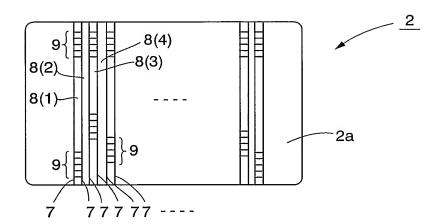
を有している複合メモリカード。

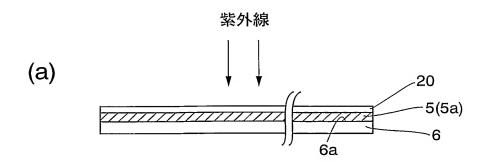
WO 2005/057478 PCT/JP2003/015496

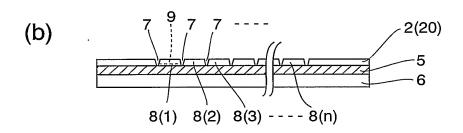
1/5

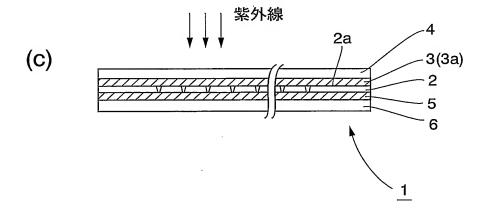






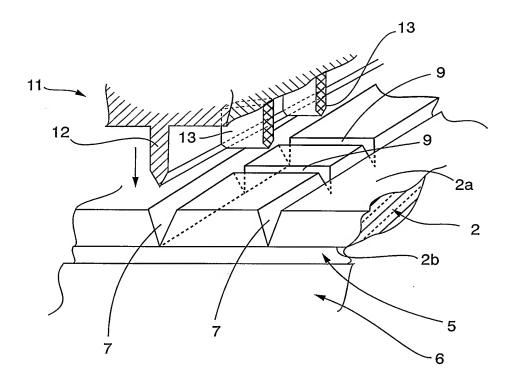


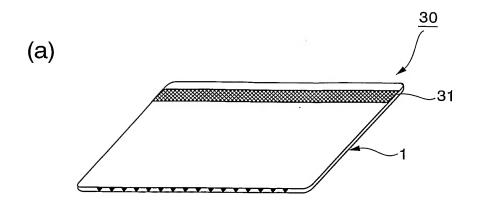


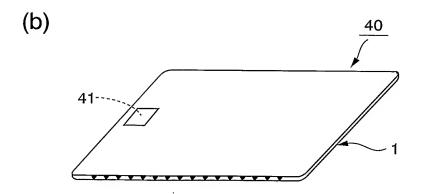


WO 2005/057478 PCT/JP2003/015496

4/5







INTERNATIONAL SEARCH REPORT

International application No.
PCT/JP03/15496

A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ G06K19/00, G02B6/122, G02B6/13						
According t	According to International Patent Classification (IPC) or to both national classification and IPC					
	S SEARCHED					
Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ G06K17/00, G06K19/00-19/18, G02B6/12-6/14, G02B6/04-18						
Jits	Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922–1996 Jitsuyo Shinan Toroku Koho 1996–2004 Kokai Jitsuyo Shinan Koho 1971–2004 Toroku Jitsuyo Shinan Koho 1994–2004					
Electronic d	ata base consulted during the international search (nam	ne of data base and, where practicable, sea	rch terms used)			
		•				
C. DOCU	MENTS CONSIDE RED TO BE RELEVANT					
Category*	Citation of document, with indication, where ap	ppropriate, of the relevant passages	Relevant to claim No.			
А	JP 11-154629 A (The Furukawa 08 June, 1999 (08.06.99), Full text; all drawings (Family: none)	Electric Co., Ltd.),	1-14			
А	JP 11-3545 A (The Furukawa E 06 January, 1999 (06.01.99), Full text; all drawings (Family: none)	Clectric Co., Ltd.),	1-14			
A	JP 11-3544 A (The Furukawa E 06 January, 1999 (06.01.99), Full text; all drawings (Family: none)	lectric Co., Ltd.),	1-14			
× Furth	er documents are listed in the continuation of Box C.	See patent family annex.				
* Special categories of cited documents: ("A" document defining the general state of the art which is not considered to be of particular relevance earlier document but published on or after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document of particular relevance; the claimed invention considered to involve an inventive step when the document of particular relevance; the claimed invention considered to involve an inventive step when the document of particular relevance; the claimed invention considered to involve an inventive step when the document of particular relevance; the claimed invention considered to involve an inventive step when the document of particular relevance; the claimed invention considered to involve an inventive step when the document of particular relevance; the claimed invention considered to involve an inventive step when the document of particular relevance; the claimed invention cannot with one or more other such as a considered to involve an inventive step when the document of particular relevance; the claimed invention cannot with one or more other such as a considered to involve an inventive step when the document of particular relevan			the application but cited to erlying the invention claimed invention cannot be red to involve an inventive claimed invention cannot be to when the document is documents, such a skilled in the art amily			
	ebruary, 2004 (18.02.04)	09 March, 2004 (09.	03.04)			
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer				
Facsimile No.		Telephone No.				

INTERNATIONAL SEARCH REPORT

International application No.
PCT/JP03/15496

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT Considered to the constant of the relevant passages. Relevant to claim No.				
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.		
A	JP 2682542 B2 (Kabushiki Kaisha Emupaiya Airport Service), 08 August, 1997 (08.08.97), Full text; all drawings (Family: none)	1-14		

Form PCT/ISA/210 (continuation of second sheet) (July 1998)

A. 発明の原	. 発明の属する分野の分類(国際特許分類(IPC))			
Int. Cl	⁷ G06K19/00, G02B6/122, G02B6/13			
B. 調査を行	テった分野			
	b小限資料(国際特許分類(IPC))			
Int. Cl	.7 G06K17/00, G06K19/00-19/18, G02B6/12-6/1	4, G02B6/04-08		
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年				
日本国生	\$開実用新案公報 1971-2004年 逐用新案登録公報 1996-2004年			
日本国建	於錄実用新案公報 1994-2004年		. <u></u>	
国際調査で使用	目した電子データベース(データベースの名称、	調査に使用した用語)		
C. 関連する	ると認められる文献			
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連すると	・ きけ その関連する第重の表示	関連する請求の範囲の番号	
A	JP 11-154629 A (古河		1-14	
A	9.06.08,全文,全図(ファ			
			1 14	
A	JP 11-3545 A(古河電気 1.06,全文,全図(ファミリー気		1-14	
			-	
· A	JP 11-3544 A (古河電気 1.06,全文,全図(ファミリー系	気工業株式会社) 1 9 9 9 . 0 無し)	1-14	
		•		
× C欄の続き	きにも文献が列挙されている。	□ パテントファミリーに関する別	川紙を参照。	
* 引用文献		の日の後に公表された文献	ナムを全部でもって	
「A」特に関i もの	車のある文献ではなく、一般的技術水準を示す	「T」国際出願日又は優先日後に公表 出願と矛盾するものではなく、		
	順日前の出願または特許であるが、国際出願日 公表されたもの	の理解のために引用するもの「X」特に関連のある文献であって、	当該文献のみで発明	
「L」優先権	主張に疑義を提起する文献又は他の文献の発行	の新規性又は進歩性がないと考	えられるもの	
	くは他の特別な理由を確立するために引用する 里由を付す)	「Y」特に関連のある文献であって、 上の文献との、当業者にとって	当該文献と他の1以 自明である組合せに	
「〇」口頭に、	よる開示、使用、展示等に言及する文献	よって進歩性がないと考えられ		
「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献				
国際調査を完立	了した日 18.02.2004	国際調査報告の発送日 09.3	2004	
国際調査機関の	の名称及びあて先	特許庁審査官(権限のある職員)	5 N 4 2 2 7	
日本国特許庁 (ISA/JP) 夏目 健一郎 郵便番号100-8·915				
	第千代田区霞が関三丁目4番3号 .	電話番号 03-3581-1101	内線・3545	

C (続き).	関連すると認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP 2682542 B2 (株式会社エムパイヤエアポートサービス) 1997.08.08,全文,全図 (ファミリー無し)	1-14
		:
	·	